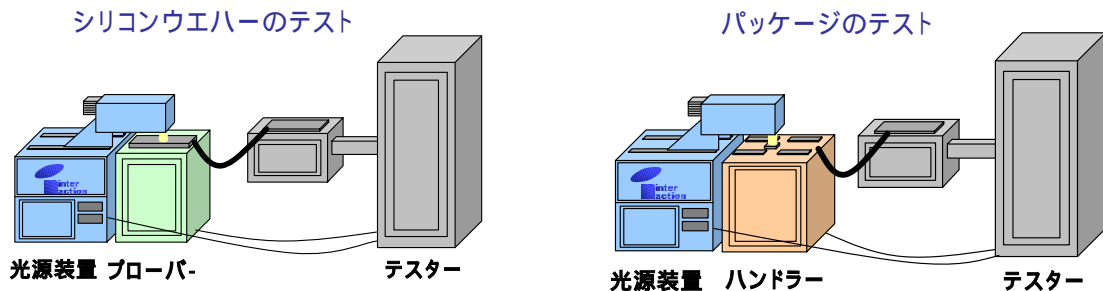


IP モジュールとはなんだろう？

CCD/C-MOSイメージャを検査する場合には、テスター、光源装置とプローバ - (かハンドラー)が必要
です。テスターは、CCD / C - MOS イメージャの中にたくさんある画素の内、どこに欠陥があるのか判
断するために画像処理することが必要になります。IP モジュールは、画像処理部分をモジュール化し
たものです。



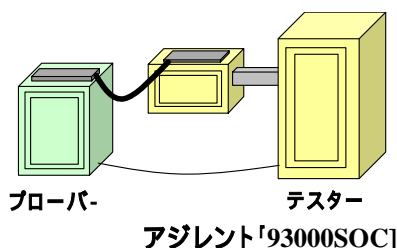
アジレントとの提携

- ・アジレント・テクノロジーズ・インクは、1999年に米国ヒューレット・パッカード社から計測事業のみを分離して設立されました。半導体のテストシステムの業界では、世界有数の会社です。
- ・アジレントが製作する「93000SOC」というテスターは、高速処理が可能なおかげで、世界中の半導体メーカーから好評を博しているベストセラーマシンです。
- ・この「93000SOC」だけでは、CCD / C - MOS イメージャのテストは出来ませんが、インターアクションの製造する IP モジュールを加えることで可能になります。

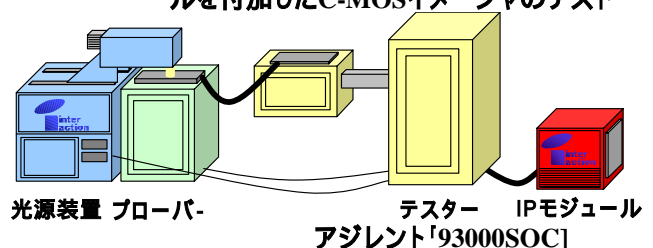
実際のテスト

IP モジュールは、アジレントの 93000 のテスターの一部として働きます。テスターは、高速で検査をするためのソフトウェアとそれを動かすための電子部品や半導体がぎっしり詰まっていますが、IP モジュールもソフトウェアと電子部品や半導体で構成されています。一般の半導体を検査していたアジレント 93000SOC に光源装置と IP モジュールを付け加えるだけで C-MOS イメージャの検査が可能になります。

アジレント「93000SOC」による一般の半導体のテスト



アジレント「93000SOC」と光源装置、IPモジュールを付加したC-MOSイメージャのテスト



今回の「93000C - MOS イメージャ・テスト・システム」の特徴

今回の「93000C - MOS イメージャ・テスト・システムは、次のような特徴を持っています。

・高速でテスト処理が可能なこと

既存のミックスドシグナルテスターより数倍はやい

・4 個同時に検査が可能なこと

4 個同時に高速処理が可能

(オプションにて 8 個同時処理も可能)

・コスト・オブ・テスト(COT)も他社に比べて安いこと

4 個同時に処理可能なことから 1 個当たり検査コストは引き下げ可能。

デモの実施

2003 年 9 月 15 日から 19 日まで米国サンタクララにてデモを実施しました。そのデモ風景です。

